

(10) 日本国特許庁 (J-P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2002-260341

(P2002-260341A)

(43) 公開日 平成14年8月13日 (2002.8.13)

(51) Int. Cl. <sup>7</sup>	識別記号	F I	F I (参考)
G11B 20/12		G11B 20/12	B D 0 4 4
7/0045		7/0045	C B D 0 2 0
7/007		7/007	
20/10	B 0 1	20/10	3 0 1 2

審査請求 未請求 請求項の数20 OI (全18頁)

(21) 出願番号 特願2001-388123 (P2001-388123)

(22) 出願日 平成13年12月20日 (2001.12.20)

(31) 優先権主張番号 特開2000-398207 (P2000-398207)

(32) 優先日 平成12年12月26日 (2000.12.26)

(33) 優先権主張国 日本 (J-P)

(71) 出願人 000005016

バイオニア株式会社

東京都目黒区目黒1丁目4番1号

(72) 発明者 宮田 吉英

埼玉県越谷市富士見6丁目1番1号

バイオニア株式会社総合研究所内

(74) 代理人 100053839

弁護士 石川 義男

Fターム(参考) S0044 AB05 AB07 BC05 BC06 CC04

DE12 DE32 DE58 DE63 EP02

PC09

S0050 AA01 BB03 BB04 CC01 CC04

DD03 DD05 FF28 FF43

(54) 【発明の名称】 情報記録装置、情報記録方法、情報記録媒体及び情報再生装置

(57) 【要約】

【課題】 記録可能な情報記録媒体を用いて記録及び再生を行う場合、エラー訂正能力の劣化を回避し、記録領域の無駄を抑えることが可能な情報記録再生装置を提供する。

【解決手段】 記録可能なDVDディスクにおいて、記録済みのデータAの最後のECCブロック(n-1)と追記されるデータであるデータBの先頭のECCブロック(n)の境界部

にリンキング領域が挿入されている。当該リンキング領域は2シンクフレームで構成され、各シンクフレームには、ECCブロック内の他のシンクコードと区別可能なシンクコードSYX、SYWが付加されており、これを再生時に検出してリンキング領域の位置を判別する。上記の構成により、各ECCブロックが16×26シンクフレームで構成されるのに対し、リンキング領域は別途2シンクフレームのみで構成できるので、エラー訂正能力の劣化を回避して信頼性を高め、記録領域の無駄を少なくして記憶容量の有効活用を図ることができる。



【特許請求の範囲】

【請求項1】 記録データを記録可能な情報記録媒体に対する記録及び再生を行う情報記録装置であって、入力データに対する誤り訂正の単位となる単位ブロック毎に、それぞれ識別情報が付加された複数のフレームに分割配置して前記記録データを構成する記録データ構成手段と、

前記記録データのうち隣接する前記単位ブロックの境界部に、前記識別情報と異なる識別情報が付加されたリンクング領域を挿入するリンクング領域挿入手段と、

前記情報記録媒体に対する記録時に、既に記録済みの記録データに続いて追記データを記録する場合、前記リンクング領域に後続する前記単位ブロックの位置から前記追記データの記録を開始するように制御する記録制御手段と、を備えることを特徴とする情報記録装置。

【請求項2】 前記リンクング領域は、前記隣接する単位ブロックの全ての境界部に挿入されることを特徴とする請求項1に記載の情報記録装置。

【請求項3】 前記単位ブロックはECC(Error Control Code)ブロックであり、該ECCブロックはシンクコードが付加されたシンクフレームに分割されたフォーマットを有し、前記リンクング領域は少なくとも一つのシンクフレームが前記ECCブロック内のシンクコードと異なるシンクコードが付加された所定数のシンクフレームから構成されることを特徴とする請求項1に記載の情報記録装置。

【請求項4】 前記リンクング領域は、3個以内のシンクフレームから構成されることを特徴とする請求項3に記載の情報記録装置。

【請求項5】 前記ECCブロックは16セクタから構成され、各セクタはそれぞれシンクコードが付加された256個のシンクフレームから構成されることを特徴とする請求項3に記載の情報記録装置。

【請求項6】 記録データを記録可能な情報記録媒体に前記記録データを記録する情報記録方法であって、入力データに対する誤り訂正の単位となる単位ブロック毎に、それぞれ識別情報が付加された複数のフレームに分割配置して前記記録データを構成するステップと、

前記記録データのうち隣接する前記単位ブロックの境界部に、前記識別情報と異なる識別情報が付加されたリンクング領域を挿入するステップと、

前記情報記録媒体に対する記録時に、既に記録済みの記録データに続いて追記データを記録する場合、前記リンクング領域に後続する前記単位ブロックの位置から前記追記データの記録を開始するように制御するステップと、

を備えることを特徴とする情報記録方法。

【請求項7】 前記リンクング領域は、前記隣接する単位ブロックの全ての境界部に挿入されることを特徴とする請求項6に記載の情報記録方法。

【請求項8】 前記単位ブロックはECCブロックであり、該ECCブロックはシンクコードが付加されたシンクフレームに分割されたフォーマットを有し、前記リンクング領域は少なくとも一つのシンクフレームが前記ECCブロック内のシンクコードと異なるシンクコードが付加された所定数のシンクフレームから構成されることを特徴とする請求項6に記載の情報記録方法。

【請求項9】 前記リンクング領域は、3個以内のシンクフレームから構成されることを特徴とする請求項8に記載の情報記録方法。

【請求項10】 前記ECCブロックは16セクタから構成され、各セクタはそれぞれシンクコードが付加された256個のシンクフレームから構成されることを特徴とする請求項8に記載の情報記録方法。

【請求項11】 記録データが予め記録された情報記録媒体であって、

記録データに対する誤り訂正の単位となる単位ブロック毎に、それぞれ識別情報が付加された複数のフレームが分割配置される記録領域と、

前記記録領域において隣接する前記単位ブロックの境界部に挿入され、前記識別情報と異なる識別情報が付加されたリンクング領域と、

を備えることを特徴とする情報記録媒体。

【請求項12】 前記リンクング領域は、前記隣接する単位ブロックの全ての境界部に挿入されることを特徴とする請求項11に記載の情報記録媒体。

【請求項13】 前記単位ブロックはECCブロックであり、該ECCブロックはシンクコードが付加されたシンクフレームに分割されたフォーマットを有し、前記リンクング領域は少なくとも一つのシンクフレームが前記ECCブロック内のシンクコードと異なるシンクコードが付加された所定数のシンクフレームから構成されることを特徴とする請求項11に記載の情報記録媒体。

【請求項14】 前記リンクング領域は、3個以内のシンクフレームから構成されることを特徴とする請求項13に記載の情報記録媒体。

【請求項15】 前記ECCブロックは16セクタから構成され、各セクタはそれぞれシンクコードが付加された256個のシンクフレームから構成されることを特徴とする請求項13に記載の情報記録媒体。

【請求項16】 前記リンクング領域には、再生制御に必要な制御情報が記録されていることを特徴とする請求項11に記載の情報記録媒体。

【請求項17】 請求項1から請求項16のいずれかに記載の情報記録媒体に記録された記録データを再生する情報再生装置であって、

前記情報記録媒体に対する再生時に、再生データから前記リンクング領域に付加された前記識別情報を検出し、該リンクング領域の位置を判別する再生制御手段を備えることを特徴とする情報再生装置。

【請求項18】 前記再生制御手段は、前記情報記録媒体の再生時に前記再生データに同期するクロックを抽出するクロック抽出手段を含むとともに、前記リンキング領域に対応する所定期間内において前記クロックの抽出を停止した後、前記クロックの抽出を再開するように前記クロック抽出手段を制御することを特徴とする請求項17に記載の情報再生装置。

【請求項19】 前記クロック抽出手段は、前記再生データに連動して周波数及び位相が制御されるPLLであり、前記リンキング領域に対応する所定期間内において前記PLLをホールド状態とした後、前記PLLによる引き込み動作を開始することを特徴とする請求項18に記載の情報再生装置。

【請求項20】 記録データが記録される情報記録媒体上の記録位置を示す記録位置情報が予め記録されている当該情報記録媒体であって、

一の前記記録位置情報に対応する前記情報記録媒体上の領域の広さに自然数を乗じて得られる広さを有する当該情報記録媒体上の領域が、前記記録データを構成する単位ブロックであって当該記録データの再生時における誤り訂正の単位となる単位ブロックと、当該記録データにおける各前記単位ブロック間を接続するためのリンキング情報と、が記録されるべき当該情報記録媒体上の領域に相当するように前記記録位置情報が記録されていることを特徴とする情報記録媒体。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、記録可能な情報記録媒体に対しリンキング領域を挿入してデータ記録を行う情報記録再生装置及び情報記録方法と、前記リンキング領域が設けられた情報記録媒体と、該情報記録媒体を再生する情報再生装置の技術分野に属するものである。

【0002】

【従来の技術】DVD (Digital Versatile Disc) に代表される大容量の情報記録媒体の普及が進んでいるが、最近ではデータを記録可能な情報記録媒体に対する要望が高まっている。例えば、データを1回のみ書き込み可能なDVD-R (DVD-Recordable) や、データを繰り返し書き換え可能なDVD-RW (DVD-Re-Recordable) などの記録可能なディスクに関する規格が知られている。こうした記録可能なディスクを用いた記録を行う場合、既にデータが書き込まれた領域に続いて別のデータを書き込む状況では、双方のデータ部分の境界部にリンキング領域を設ける必要がある。すなわち、前回の記録済みデータの直後から新たにデータを記録し始めると、再生時にタイミングのずれに起因するデータエラーが発生するため、新たな追記データの先頭部分を所定の間隔だけ離して配置し、正常な再生を保証するものである。

【0003】

【発明が解決しようとする課題】DVDフォーマットでは、ECCブロックを単位として誤り訂正処理が施されるので、光ディスクの追記部分には、前回の記録済みデータに含まれる最後のECCブロックと、新たな追記データに含まれる最初のECCブロックが隣接される配置となる。通常は、新たな追記データに含まれる最初のECCブロックにおいて、先頭付近の所定範囲が上述のリンキング領域として設定される。しかしながら、このようにリンキング領域を設定する場合には、ECCブロックのうちエラー訂正に利用可能なサイズが減少するので、その分エラー訂正能力が劣化することが問題となる。一方、このようなエラー訂正能力の劣化を避けるため、追記データの先頭のECCブロックには、本来記録するデータを書き込まないようすることも可能である。しかし、ECCブロックはかなり大きいデータサイズを有するので（1セクタ長＝3968バイト長）、追記データを記録する際に先頭のECCブロックを使用できないことになると、記録領域の無駄な部分が多くなり、ディスクに記録可能なデータ容量の減少を招くことが問題となる。

【0004】そこで、本発明はこのような問題に鑑みながら、記録可能な情報記録媒体への追記データの記録時にリンキング領域を形成するに際し、エラー訂正能力の劣化を回避して信頼性を向上させるとともに、記録領域の無駄を少なくして記憶容量の有効活用を図ることが可能な情報記録再生装置等を提供することを目的とする。

【0005】

【課題を解決するための手段】上記課題を解決するために、請求項1に記載の情報記録装置は、記録データを記録可能な情報記録媒体に対する記録及び再生を行う情報記録装置であって、入力データに対する誤り訂正の単位となる単位ブロック毎に、それぞれ識別情報が付加された複数のフレームに分割配置して前記記録データを構成する記録データ構成手段と、前記記録データのうち隣接する前記単位ブロックの境界部に、前記識別情報と異なる識別情報が付加されたリンキング領域を挿入するリンキング領域挿入手段と、前記情報記録媒体に対する記録時に、既に記録済みの記録データに続いて追記データを記録する場合、前記リンキング領域に後続する前記単位ブロックの位置から前記追記データの記録を開始するように制御する記録制御手段と、を備えることを特徴とする。

【0006】この発明によれば、入力データが単位ブロック毎に区切られるとともに各単位ブロックが更に複数のフレームに分割された構造を有する記録データが生成され、情報記録媒体に追記データを記録するときは、その境界部の隣接する単位ブロックの境界部にリンキング領域が挿入される。このとき、本来のデータの各フレームとリンキング領域には異なる識別情報が付加されてい

るので、再生時の再生データから識別情報を検出することにより両者を区別でき、その結果、リンキング領域の位置を判別できる。従って、本来のデータ部分と異なる領域に別途リンキング領域を設けることで、単位ブロックのエラー訂正能力に影響を与えることなく記録データ（再生データ）の信頼性の向上を図ることができる。また、単位ブロック全体が無駄にならず、かつリンキング領域のサイズを抑えることができるため、情報記録媒体の記憶容量を有効に活用できる。

【00007】請求項2に記載の情報記録装置は、請求項1に記載の情報記録装置において、前記リンキング領域は、前記隣接する単位ブロックの全ての境界部に挿入されることを特徴とする。

【00008】この発明によれば、情報記録媒体上において単位ブロック同士が隣接する全ての境界部にリンキング領域が設けられているので、規則的なデータフォーマットで記録データを構成でき、再生時のリンキング領域の検出回数を削減することができる。

【00009】請求項3に記載の情報記録装置は、請求項1に記載の情報記録装置において、前記単位ブロックはECCブロックであり、該ECCブロックはシンクコードが付加されたシンクフレームに分割されたフォーマットを有し、前記リンキング領域は少なくとも一つのシンクフレームが前記ECCブロック内のシンクコードと異なるシンクコードが付加された所定数のシンクフレームから構成されることを特徴とする。

【00010】この発明によれば、例えばDVDFフォーマットに対応するデータ構造を有するディスクにリンキング領域を設ける場合、各ECCブロックのデータ構造に合致するシンクフレームを利用でき、DVDF-RやDVDF-RWを用いた記録及び再生の際に有用性が高い。

【00011】請求項4に記載の情報記録装置は、請求項3に記載の情報記録装置において、前記リンキング領域は、3個以内のシンクフレームから構成されることを特徴とする。

【00012】この発明によれば、リンキング領域を設ける場合、各ECCブロックが多数のシンクフレームを有するのに対し、リンキング領域は3シンクフレーム以内にして構成すればよいので、情報記録媒体におけるリンキング領域に必要なサイズを抑えることにより、情報記録媒体の記憶容量を有効に活用できる。

【00013】請求項5に記載の情報記録装置は、請求項3に記載の情報記録装置において、前記ECCブロックは16セクタから構成され、各セクタはそれぞれシンクコードが付加された256個のシンクフレームから構成されることを特徴とする。

【00014】この発明によれば、リンキング領域を設ける場合、各ECCブロックが16×256個のシンクフレームを有するのに対し、リンキング領域は3シンクフレーム以内にして構成すればよいので、リンキング領域に

必要なサイズがデータ領域に対し相対的に十分小さくなり、情報記録媒体の記憶容量を有効に活用できる。

【00015】請求項6に記載の情報記録方法は、記録データを記録可能な情報記録媒体に前記記録データを記録する情報記録方法であって、入力データに対する誤り訂正の単位となる単位ブロック毎に、それぞれ識別情報が付加された複数のフレームに分割配置して前記記録データを構成するステップと、前記記録データのうち隣接する前記単位ブロックの境界部に、前記識別情報と異なる識別情報が付加されたリンキング領域を挿入するステップと、前記情報記録媒体に対する記録時に、既に記録済みの記録データに続いて上記データを記録する場合、前記リンキング領域に隣接する前記単位ブロックの位置から前記上記データの記録を開始するように制御するステップと、を備えることを特徴とする。

【00016】この発明によれば、請求項1に記載の発明における情報記録媒体への記録時の場合と同様の作用により、記録データの信頼性の向上を図るとともに、情報記録媒体の記憶容量を有効に活用できる。

【00017】請求項7に記載の情報記録方法は、請求項6に記載の情報記録方法において、前記リンキング領域は、前記隣接する単位ブロックの全ての境界部に挿入されることを特徴とする。

【00018】この発明によれば、請求項2に記載の発明の場合と同様の作用により、規則的なデータフォーマットで記録データを構成しつつ、リンキング領域を確実に設けることができる。

【00019】請求項8に記載の情報記録方法は、請求項6に記載の情報記録方法において、前記単位ブロックはECCブロックであり、該ECCブロックはシンクコードが付加されたシンクフレームに分割されたフォーマットを有し、前記リンキング領域は少なくとも一つのシンクフレームが前記ECCブロック内のシンクコードと異なるシンクコードが付加された所定数のシンクフレームから構成されることを特徴とする。

【00020】この発明によれば、請求項3に記載の発明と同様の作用により、例えばDVDFフォーマットに対応するDVDF-RやDVDF-RWを用いた記録の際に有用性が高い。

【00021】請求項9に記載の情報記録方法は、請求項8に記載の情報記録方法において、前記リンキング領域は、3個以内のシンクフレームから構成されることを特徴とする。

【00022】この発明によれば、請求項4に記載の発明と同様の作用により、情報記録媒体におけるリンキング領域に必要なサイズを抑え、DVDFフォーマット等に対応した情報記録媒体の記憶容量を有効に活用できる。

【00023】請求項10に記載の情報記録方法は、請求項8に記載の情報記録方法において、前記ECCブロックは16セクタから構成され、各セクタはそれぞれシン

クコードが付加された26個のシンクフレームから構成されることを特徴とする。

【0024】この発明によれば、請求項5に記載の発明と同様の作用により、リンキング領域に必要なサイズがデータ領域に対し相対的に十分小さくなり、情報記録媒体の記憶容量を有効に活用できる。

【0025】請求項11に記載の情報記録媒体は、記録データが予め記録された情報記録媒体であって、記録データに対する誤り訂正の単位となる単位ブロック毎に、それぞれ識別情報が付加された複数のフレームが分割配置される記録領域と、前記記録領域において隣接する前記単位ブロックの境界部に挿入され、前記識別コードと異なる識別情報が付加されたリンキング領域と、を備えることを特徴とする。

【0026】この発明によれば、請求項11に記載の発明における情報記録媒体の再生時の場合と同様の作用により、本来のデータとリンキング領域とを明確に区別し得る情報記録媒体を提供できるとともに、記録可能な情報記録媒体と再生専用の情報記録媒体の互換性を確保することが可能となる。

【0027】請求項12に記載の情報記録媒体は、請求項11に記載の情報記録媒体において、前記リンキング領域は、前記隣接する単位ブロックの全ての境界部に挿入されることを特徴とする。

【0028】この発明によれば、請求項12に記載の発明と同様の作用により、再生時にリンキング領域を簡単に検出可能なデータフォーマットを有する情報記録媒体を提供することができる。

【0029】請求項13に記載の情報記録媒体は、請求項11に記載の情報記録媒体において、前記単位ブロックはECCブロックであり、該ECCブロックはシンクコードが付加されたシンクフレームに分割されたフォーマットを有し、前記リンキング領域は少なくとも一つのシンクフレームが前記ECCブロック内のシンクコードと異なるシンクコードが付加された所定数のシンクフレームから構成されることを特徴とする。

【0030】この発明によれば、請求項13に記載の発明と同様の作用により、例えばDVDフォーマットに対応する再生専用のDVD-ROMと、記録可能なDVD-RW/DVD-Rとの互換性を確保することができる。

【0031】請求項14に記載の情報記録媒体は、請求項13に記載の情報記録媒体において、前記リンキング領域は、3個以内のシンクフレームから構成されることを特徴とする。

【0032】この発明によれば、請求項14に記載の発明と同様の作用により、情報記録媒体におけるリンキング領域に必要なサイズを抑え、例えばDVD-ROMの記憶容量を有効に活用できる。

【0033】請求項15に記載の情報記録媒体は、請求項13に記載の情報記録媒体において、前記ECCブロッ

ックは16セクタから構成され、各セクタはそれぞれシンクコードが付加された26個のシンクフレームから構成されることを特徴とする。

【0034】この発明によれば、請求項15に記載の発明と同様の作用により、リンキング領域に必要なサイズがデータ領域に対し相対的に十分小さくなり、情報記録媒体の記憶容量を有効に活用できる。

【0035】請求項16に記載の情報記録媒体は、請求項11に記載の情報記録媒体において、前記リンキング領域には、再生制御に必要な制御情報が記録されていることを特徴とする。

【0036】この発明によれば、情報記録媒体のリンキング領域を再生すると制御情報が読み出され、これを用いて再生動作の制御に利用するようにしたので、本来のリンキング領域の機能に加えて別々の利用価値を与えることができる。

【0037】請求項17に記載の情報再生装置は、請求項11から請求項16のいずれかに記載の情報記録媒体に記録された記録データを再生する情報再生装置であって、前記情報記録媒体に対する再生時に、再生データから前記リンキング領域に付加された前記識別情報を検出し、該リンキング領域の位置を判別する再生制御手段を備えることを特徴とする。

【0038】この発明によれば、請求項17に記載の発明における情報記録媒体の再生時の場合と同様の作用により、本来のデータとリンキング領域を明確に区別して再生データの信頼性の向上を図るとともに、記録可能な情報記録媒体と再生専用の情報記録媒体の互換性を確保することが可能となる。

【0039】請求項18に記載の情報再生装置は、請求項17に記載の情報再生装置において、前記再生制御手段は、前記情報記録媒体の再生時に前記再生データに同期するクロックを抽出するクロック抽出手段を含むとともに、前記リンキング領域に対応する所定期間内において前記クロックの抽出を停止した後、前記クロックの抽出を再開するように前記クロック抽出手段を制御することを特徴とする。

【0040】この発明によれば、再生データからクロック抽出を行いつつ、リンキング領域に達するとクロック抽出をいったん停止し、所定期間を経てクロック抽出を再開するようにしたので、記録済みデータと追記データが切り換わる付近での再生波形の乱れに起因して、クロック抽出に影響を与えることを未然に防止することができる。

【0041】請求項19に記載の情報再生装置は、請求項18に記載の情報再生装置において、前記クロック抽出手段は、前記再生データに連動して周波数及び位相が制御されるPLLであり、前記リンキング領域に対応する所定期間内において前記PLLをホールド状態とした後、前記PLLによる引き込み動作を開始することを特

敬とする。

【0042】この発明によれば、再生データからクロック抽出を行う役割を担うPLLは、リンキング領域に達すると所定期間アイドル状態となり、その後、引き込み動作を開始するようにしたので、所定期間を経てクロック抽出を再開するように制御し、リンキング領域における上述の再生波形の乱れに起因してPLLのロック外れなどクロック抽出に与える悪影響を未然に防止し、周波数及び位相を安定に制御してクロックを抽出することができる。

【0043】請求項20に記載の発明は、記録データが記録される情報記録媒体上の記録位置を示す記録位置情報が予め記録されている当該情報記録媒体であって、一の前記記録位置情報に対応する前記情報記録媒体上の領域の広さに自然数を乗じて得られる広さを有する当該情報記録媒体上の領域が、前記記録データを構成する単位ブロックであって当該記録データの再生時における誤り訂正の単位となる単位ブロックと、当該記録データにおける前記単位ブロック間を接続するためのリンキング情報を、が記録されるべき当該情報記録媒体上の領域に相当するように前記記録位置情報が記録されている。

【0044】よって、一の記録位置情報に対応する領域の広さを自然数倍した広さを有する領域が、記録データにおける単位ブロック及び対応するリンキング情報が記録されるべき領域に相当するように記録位置情報が記録されているので、当該情報記録媒体に記録データを記録する際に、当該記録データにおける相隣接する単位ブロックの境界部にリンキング情報を挿入した後対応する記録位置情報により示される領域に記録することで、単位ブロックとリンキング情報とを加えた情報の区分と記録位置情報の区分とが一致することとなり、当該記録位置情報を手がかりとして正確にリンキング情報が記録されている位置を判別できる。

【0045】従って、本来のデータ部分（単位ブロックのみにより構成される部分）と異なる領域に別途リンキング情報が記録され、且つ記録位置情報を手がかりとして当該リンキング情報を判別できることで、単位ブロック自体のエラー訂正能力に影響を与えることなく記録データを記録することができ、結果として記録データの信頼性の向上を図ることができることと、単位ブロック全体が無駄にならない。また、リンキング情報が記録される領域のサイズを抑えることができるため、情報記録媒体の記憶容量を有効に活用できる。

【0046】

【発明の実施の形態】以下、本発明の好適な実施の形態を図面に基づいて説明する。本実施形態においては、DVDフォーマットに従ってデジタルデータを記録可能な情報記録媒体を用いて記録及び再生を行う情報記録再生装置に対し本発明を適用する場合の構成を説明する。

【0047】本実施形態においては、記録可能なDVD

-RW/DVD-Rなどのディスクへの記録時に、後述のようにリンキング領域を設け、記録済みデータに続いて追記データを記録する場合には、その境界部にリンキング領域を挿入して記録が行われる。そして、このように記録可能なディスクに設けられるリンキング領域の構造は、従来とは異なる特徴を備えている。

【0048】初めに、実施形態に係る情報記録再生装置の概略構成及びその動作について、図1を用いて説明する。なお、図1は、本発明の第1の実施形態に係る情報記録再生装置の概略構成を示すブロック図である。

【0049】図1に示すように、実施形態に係る情報記録再生装置1は、上記記録可能なDVD-RW/DVD-Rなどのディスク2に対するデータ記録/再生用の光ピックアップ3を備えている。

【0050】また、情報記録再生装置1は、外部から入力された記録すべき情報（例えば、情報記録再生装置1を使用するユーザから入力された情報、画像情報、音声情報および画像・音声通信情報等、以下、ユーザデータとする）に対応するアナログ信号をデジタル化すると共に、当該デジタル化されたユーザデータに対して誤り訂正処理等を含む符号化処理を施して、ECCブロックを構成するECCブロック構成部5と、このECCブロック構成部5によりECCブロック化された記録データに対してリンキング領域を挿入するリンキング領域挿入部6と、リンキング領域が挿入された記録データを、その記録すべき情報に対応する形状のビットとして光ピックアップ3を介してディスク2上に記録するためのデータ記録部7と、上記記録すべき情報の光ディスク2への記録時において未記録状態の光ディスク2における記録トラックからの反射光に基づいて当該記録トラックにおける後述するウオブリックに対応するウオブリック検出信号を検出してCPU20及びPLL（Phase Locked Loop）に出力するウオブリック検出部22と、当該ウオブリック検出信号に基づいて上記データ記録部7、リンキング領域挿入部6及びECCブロック構成部5における夫々の動作の基準となる記録クロック信号を生成して当該データ記録部7、リンキング領域挿入部6及びECCブロック構成部5に出力する上記PLL23と、上記ウオブリック検出信号に基づいて後述する態様で未記録状態の光ディスク2上に記録されているアドレス情報を検出し、上記データ記録部7に出力する上記CPU20とを備えている。

【0051】すなわち、ディスク2は、図示しない回転駆動部により回転駆動されており、光ピックアップ3は、データ記録部7から送られた記録データを受信し、そのデータ記録部7の制御に基づいて、光ピックアップ3内の図示しない半導体レーザ等の光源を駆動してレーザ光等の光ビームを生成してディスク2の情報記録面に照射し、記録データに対応するビットを形成して記録データをディスク2上に記録する。

【0052】このとき、当該記録データの記録に先立ち、光ピックアップ3は上記光ビームの光ディスク2からの反射光を受光し、上記記録ドラッグにおけるウォブリックの周期を検出して対応する上記ウォブリック検出信号をP.L.L.23及びCPU2.0に出力する。

【0053】そして、CPU2.0は当該ウォブリック検出信号に基づいて記録ドラッグ上のアドレス情報を検出し、これをデータ記録部7へ出力する。これにより、データ記録部7は、当該出力されてきたアドレス情報に基づいて記録データを記録すべき光ディスク2上の記録位置を認識し、上述した如く記録データの記録を行う。

【0054】さらに、情報記録再生装置1は、光ピックアップ2から出力された、前記ディスク2からの反射光に対応する光信号を受信して上記反射光に対応する再生信号を生成する再生信号生成部1.1と、再生された再生信号を2値化処理して2値化信号を生成する2値化処理部1.2と、生成された2値化信号に基づいてシンクパターンを生成するシンクパターン生成部1.3とを備えている。

【0055】また、情報記録再生装置1は、シンクパターン生成部1.3および情報記録再生装置1の他の構成要素（図1に示すブロック構成要素を含む）に対して動作基準となるクロック信号を供給するP.L.L.14と、このP.L.L.14に対する動作制御用のホールド信号を発生するホールド信号発生部1.5と、シンクパターン生成部1.3により生成されたシンクパターンに基づいて再生データを読み取って出力するデータ読取部1.6とを備えている。

【0056】さらに、情報記録再生装置1は、光ピックアップ2、ECCブロック構成部5～データ記録部7に対してデータ通信可能に接続されており、上記光ピックアップ2、ECCブロック構成部5～データ記録部7を介した上述した情報記録処理全体を統括的に制御する上記CPU2.0を備えている。

【0057】このCPU2.0は、シンク検出部1.3～データ読取部1.6に対してデータ通信可能に接続されており、上述したデータ記録部7による情報記録処理と共に上記光ピックアップ2、シンク検出部1.3～データ読取部1.6を介した上述した情報再生処理全体を統括的に制御する機能も有している。

【0058】また、情報記録再生装置1は、CPU2.0がアクセス自在なメモリ2.1を備えており、CPU2.0は、その動作に必要なデータをメモリ2.1に対して書き込みおよび読み出し自在となっている。また、メモリ2.1には、CPU2.0に上記情報記録／再生処理機能を実現させるためのプログラムが記憶されている。

【0059】以下、図2～図5を用いて、本実施形態における上記リンク領域を含むデータ構造の概要について説明する。

【0060】図2は、DVOフォーマットにおけるECC

Cブロックのデータ構造を示す図である。このECCブロックは、入力されたユーザデータに誤り訂正を施す際の単位ブロックとしての役割を担う。図2に示すように、ディスク上で連続配置される16セクタ（図1ではセクタ0～15）分のデータが1ECCブロックに対応する。まず、記録すべきユーザデータに対し同一のスクランブルを施した後、パリティを付加してインターリーブを施すことにより、ECCブロックが構成される。なお、図2において、ECCブロックに含まれる6セクタは162バイト×13行の構成であって、1ECCブロックは162バイト×208行の構成となる。

【0061】図3は、上記セクタのデータ構成を示す図である。図2に示すように、1セクタを構成する13行を2等分し、各々の91バイト（1455ビット）に対し32ビットのシンクコード（SY0～SY7）が付加される。そして、各シンクコードにより区切られたデータ部分によりシンクフレームが構成される。このように、シンクコードは再生時にシンクフレームを判別するための識別情報としての役割を担っている。図3においては、各1行は2つのシンクフレームからなり、1セクタは全部で26個のシンクフレームを含んで構成される。その結果、1ECCブロックには、全部で16×26個のシンクフレームが分割配置されたデータ構造を有することになる。

【0062】上記のシンクコードには、チャンネルビット幅14Tのパルスが埋め込まれ、データ部分に出現する最長チャンネルビット幅11Tより長いパターンを有するので、データ部分と区別して識別できる。また、シンクコードに対し先頭の9チャンネルビットにも各異なるパターンを持たせているので、8通りのシンクコードSY0～SY7が存在する。そして、図3に示すように、SY0～SY7を配置して、セクタ内のデータ位置を識別できるようにになっている。

【0063】ここで、本実施形態においては、図3に示すような標準的なシンクコードSY0～SY7のパターンに加え、リンク領域で用いる特別なシンクコードのパターンを設けている。

【0064】図4は、ディスク上で記録済みデータと追記データの境界部にリンク領域が挿入された状態を示す図である。図4に示すリンク領域（斜線にて示す）は、記録済みデータの最後のECCブロックと追記データの先頭のECCブロックに含まれる2シンクフレーム分の領域に挿入されている。前後のECCブロックは、図3のデータ構成となるのに対し、リンク領域のシンクコードSYX、SYXの少なくともいずれかは、通常のシンクコードSY0～SY7とは異なる特別なパターンを用いている。

【0065】すなわち、リンク領域においては、第1のシンクフレームにシンクコードSYXが付加され、第2のシンクフレームにシンクコードSYXが付加され



る。シンクコードSYX、SYXは、少なくともいずれかが上記通常のシンクコードSYO～SY7とは異なるパターンであり区別することができる。また、リンク領域に含まれる2つのシンクフレームのデータ部分には、本来のデータを記録する代わりに、図4に示すようなダミーデータが書き込まれるが、あるいは未記録とされる。

【0066】なお、本実施形態ではデータ構造の簡素化のため、ディスク上で隣接するECCブロックの全ての境界部にリンク領域を挿入する。このようにしても、ディスクへの記録時に記録済データと追記データの間にリンク領域が常に挿入されるとともに、16×26個のシンクフレームを含むECCブロックに対し、リンク領域は僅かに2シンクフレーム分のサイズであるため、ディスクの記憶容量の無駄は小さくて済む。ただし、上述のようにECCブロックの全ての境界部にリンク領域を挿入する構成に限らず、ディスクの隣接するECCブロックの境界部のうち選択的にリンク領域を設けるよう構成にしても差し支えない。

【0067】図5は、図4に示すリンク領域を含むデータ部分をディスクのデータ配列に従って表した図である。図5において、データAが記録済データであってデータAの最後がECCブロック(n-1)であるとすると、また、データAに後続するデータBが追記データであって、データBの先頭がECCブロック(n)であるとすると、このとき、図5に示すように、ECCブロック(n-1)とECCブロック(n)の境界部には、上述の2つのシンクフレームからなるリンク領域が挿入される。すなわち、データAがECCブロック(n-1)で末端に達するとリンク領域に移行するとともに、リンク領域に後続してECCブロック(n)から開始するデータBに移行するようなデータ構造になっている。このように、データAとデータBの接続部分では、ディスク上のECCブロックの連続性がいったん途切れた状態でリンク領域が挿入されることになる。

【0068】また、図5に示すようにデータが配列されたディスクを再生する場合、データAに対する再生動作を行ってECCブロック(n-1)に達し、データAが終了した後、リンク領域のシンクコードSYXが検出される。シンクコードSYXは、上述したようにシンクコードSYO～SY7と異なるパターンであるため、容易にリンク領域の位置を判別することができる。このシンクコードSYXを再生時に検出するための具体的な構成については後述する。なお、リンク領域の判別のためにはシンクコードSYXを検出してよいが、本実施形態ではシンクコードSYXを検出してリンク領域の判別を行う。

【0069】次に、上記ディスク2における記録トラックの実施形態について、図6を用いて説明する。なお、図6は、記録データが記録されていない状態のディスク

2における記録トラックの構成(拡大図)と上述してきた記録データのデータ構成との関係を示す模式図である。

【0070】図6最上段に示すように、実施形態のディスク2における記録トラックTRには記録データの記録位置を示すアドレス情報が予め記録されている。そして、当該記録トラックTRは、その長手方向(すなわち、ディスク2の周方向)において、一つのアドレス情報に対応するアドレスユニットAUに分割されている。すなわち、例えば、アドレスnなる値を有するアドレス情報に対応するアドレスユニットAU内に当該アドレスnの位置に記録されるべき記録データが記録されるのである。なお、このとき、各アドレスユニットAUに対応するアドレス情報は、対応するアドレスユニットAU内の記録トラックTRをいわゆるウエブリック(蛇行)させ、且つ対応するアドレス情報によりそのウエブリックの周相を位相変調することにより記録されている。

【0071】そして、実施形態のディスク2においては、図6に示すように、一のECCブロックを構成する最終のデータが記録されるアドレスユニットAUと、当該一のECCブロックに後続すべき次のECCブロックを構成する最初のデータが記録されるアドレスユニットAUと、の境界部分が、当該各ECCブロックを記録後におけるリンク領域を構成するシンクフレームの境界部分と一致するように、当該アドレスユニットAUが形成されている。

【0072】換言すれば、図6に示すように、ECCブロック(n-1)を構成する最終のデータにシンクコードSYXを後続させたときのそのシンクコードSYXを含むリンク領域内のシンクフレームの後端が記録されるべき位置が、ECCブロック(n-1)に対応する複数のアドレスユニットAUの内の最後のアドレスユニットAUの後端と一致し、更に、ECCブロック(n)を構成する最初のデータにシンクコードSYXを先行させたときのそのシンクコードSYXの前端が記録されるべき位置が、ECCブロック(n)に対応する複数のアドレスユニットAUの内の最初のアドレスユニットAUの前端と一致するように、当該各アドレスユニットAUが形成されている。

【0073】なお、図6は、一のECCブロックにその前後に記録されるリンク領域に記録される情報を加えた記録データが記録されるべきディスク2上の領域が四つのアドレスユニットAUに相当している場合を図示しているが、これ以外に、ECCブロックとリンク領域に記録される情報とを加えた記録データが記録されるべきディスク2上の領域が、一つ又は複数のアドレスユニットAUに相当していればよいこととなる。

【0074】以上のようにより、本実施形態に係る情報記録再生装置は、DVD-RW/DVD-Rに対し上述のようなデータ構造の記録データを構成する記録データ構成



手段として機能するとともに、記録データに上述のような特徴を持つリンク領域を挿入するリンク領域挿入手段として機能する。また、本実施形態に係る情報記録再生装置は、DVR-RW/DVR-Rに対する追記データを記録する際に上述のように制御する記録制御手段として機能する。

【0075】次に、本実施形態に係る情報記録再生装置において光ディスク2に記録されているデータを再生する際の上記リンク領域の検出動作について、図7を用いて説明する。図7は、情報記録再生装置各部にて出力される信号のうち、リンク領域付近の波形のパターンを示す図である。

【0076】図1に示す情報記録再生装置1の構成において、ディスク2としては、データを1回のみ書き込み可能なDVR-R、あるいはデータを繰り返し書き換え可能なDVR-RWを用いることができる。装填されたディスク2は回転駆動され、光ピックアップ10によりレーザビームを照射され、記録トラックからの反射光がフォトダイオード受光素子で受光信号が出力される。光ピックアップ10からの受光信号は、再生信号生成部11に入力され、ピットの有無に応じてレベルが変化する再生信号が生成される。例えば、光ピックアップ10のディテクトが4分割形状であれば、4つの領域からの受光信号の和をとることにより再生信号が得られる。

【0077】ここで、図7の上側には、図1に示すようなディスク2のリンク領域付近を含むデータ部分を再生した場合の再生信号の波形パターンを示している。図7に示される再生信号は、リンク領域通過前のデータAの部分と、リンク領域通過後のデータBの部分では、いずれもレベルが安定しているのに対し、リンク領域に合致するデータAとデータBの接続部分では、再生信号のレベルが乱れていることがわかる。これは、追記データを記録する際に記録済みデータとの境界部分で前後のデータが不確定になるため、データ再生の同期が失われることに起因する。よって、本実施形態では、リンク領域の近辺において以下に述べる構成によりデータ再生の同期を確保する。

【0078】次に、2値スライス部12は、再生信号生成部11から出力される再生信号を、所定のレベルでスライスして2値化し、ディスク1の記録データのデータパターンに対応する2値化信号を生成する。そして、シンク検出部13は、2値スライス部12からの2値化信号に基づいて、通常のシンクパターンSY0~SY7又はリンク領域に含まれるシンクパターンSYX、SYXをそれぞれ区別可能に検出する。シンク検出部13からは、リンク領域のシンクパターンSYXが検出されるタイミングを判別するためのSYX検出信号が出力される。図7に示すように、SYX検出信号は、2値化信号に含まれるデータパターンにおいてシンクパターンSYXの検出タイミングT0から短時間ハイとなるパ

ルス信号である。

【0079】一方、PLL14は、2値スライス部12からの2値化信号を入力し、再生データに同期するクロックを抽出するクロック抽出手段としての機能する。PLL14は発振回路を内蔵し、2値化信号に連動してレベルが変化するPLLエラー信号により発振周波数及び位相が制御される。PLL14において動作開始から所定の引き込み時間が経過するとロック状態となり、それ以降は安定なクロックが出力される。PLL14から出力されるクロックは、情報記録再生装置の各部に供給されるとともに、シンク検出部13に供給されてシンクコードSYXの検出動作時の同期基準として用いられる。

【0080】ホールド信号発生部15は、シンク検出部13から出力されるSYX検出信号に基づいてPLL14に供給するためのホールド信号を生成する。このホールド信号は上記PLLエラー信号の制御を制御する信号であり、SYX検出信号によりシンクコードSYXが検出されたことが判別されたとき、リンク領域においてPLLエラー信号のレベルを保持すべき所定の期間を判別するための信号である。

【0081】ここで、図7に上記ホールド信号の波形パターンを示している。図7に示されるホールド信号は、上記SYX検出信号の立ち下がりがタイミングT1で立ち上がるとともに、一定のホールド時間T0が経過するまでハイレベルを保持した後、タイミングT2で立ち下がる波形パターンを有している。そして、このホールド信号はPLL14に供給されるので、図7の下側に示すように、ホールド時間T0の間、PLLエラー信号が一定値に保たれる。

【0082】一方、タイミングT1以前は、PLL14の制御状態に応じてPLLエラー信号の波形が変化する。そして、タイミングT2ではPLL14のロックが外れた状態となっているので、タイミングT2から所定の引き込み時間T0が経過するタイミングT3までPLL14の新たな引き込み動作が行われ、タイミングT2以降は再びPLL14の制御状態に応じてPLLエラー信号の波形が変化する。なお、引き込み動作時においてもPLL14の周波数は適切に設定されているので、引き込み時間T0は、PLL14の位相を合わせるのに必要な時間となる。

【0083】次に、データ読取部16は、シンク検出部13によって検出されたシンクコードにより区別されるシンクフレームに対し、シンクコードに後続するデータ部分を読取って再生データとして出力する。データ読取部16においては、データの読取に必要なエラー訂正処理等の各種信号処理が施される。

【0084】図7に示すリンク領域付近の各波形パターンによれば、タイミング条件としてリンク領域の検出位置がタイミングT3経過前となるように設定する必要がある。まず、ホールド時間T0は、少なくとも

再生信号において上述のように波形が乱れた部分を避けることができる程度の時間に設定される。また、引き込み時間 $T_b$ は、P.L.L.14の帯域などの特性に基づいて定まる。従って、ホールド時間 $T_h$ とP.L.L.14の引き込み時間 $T_b$ を考慮して、リンキング領域の長さを設定する必要がある。具体的には、リンキング領域の長さをシンクフレームに設定すると、一般には引き込み時間 $T_b$ が短縮されてP.L.L.14の帯域が広くなり過ぎるため、リンキング領域の長さを2シンクフレーム以上に設定することが望ましい。しかし、P.L.L.14の特性が確保されるのであれば、リンキング領域を1シンクフレームとすることも可能である。一方、リンキング領域の長さを必要以上に長く設定する場合は、ディスク1の記憶容量を圧迫するので、3シンクフレーム以内を設定することが望ましい。

【0085】次に、本実施形態の变形例として、上記のリンキング領域を再生専用のD.V.D.-ROMに適用した場合の構成を説明する。この変形例においては、D.V.D.-ROMに対し本発明を適用することにより、上記の記録可能なD.V.D.-RW/D.V.D.-RとD.V.D.-ROMの互換性を確保することを目的とする。

【0086】図8は、上記変形例のD.V.D.-ROMにおいて、上記のリンキング領域を含むデータ部分を図5と同様のデータ配列に従って表した図である。図8において、図5と異なる点は、特定の制御を担うサブコードが記録されたサブコード領域としてリンキング領域を利用することである。なお、それ以外の点については、図5の場合と同様であり、更に図2～4のデータ構造についても基本的に共通であるが、リンキング領域に含まれる2つのシンクフレームのデータ部分には、ダミーデータの代わりに上述のサブコードが書き込まれる。

【0087】上記D.V.D.-ROMのサブコード領域には、本来のデータは記録されないため冗長な領域であるが、再生制御に必要な各種制御情報をサブコードとして記録することができる。例えば、記録データに施すべきスクランブルの初期値をサブコードとして書き込んでよい。すなわち、一般にはスクランブルの初期値は記録データの記録位置に基づいて求められるが、予めサブコードとして記録されていればスクランブルの初期値を簡単に決定することができる。このように各種制御情報をサブコード領域に記録する場合、D.V.D.-ROMの再生動作時にサブコード領域を通常通り読み取る必要があるが、シンクコードSYX（又はSY Y）を検出することにより所望のサブコードであることが識別できる。

【0088】なお、上記の变形例に対応するD.V.D.-ROMを再生する情報再生装置は、図3と同様に構成により上記のようにリンキング領域を検出することができる。なお、D.V.D.-ROMの再生時に常に適正なクロック抽出が保証される場合は、シンクコードSYXを検出するだけで、ホールド信号発生部15は特に設けなくて

もよい。

【0089】以上説明したように、本実施形態に係る情報記録再生装置によれば、リンキング領域をE.C.Cブロックに加えた領域を考慮して予めアドレス情報が記録されているディスク2への記録時において、E.C.Cブロックの境界部に、2シンクフレーム分のリンキング領域を挿入し、特別なパターンを有するシンクコードSYX、SY Yを付加するとともに、ディスク再生時にシンクコードSYXを検出してリンキング領域の位置を判別し、P.L.L.14に対しリンキング領域でホールド状態とし、後続のデータ部分で新たに引き込み動作を行うように構成される。かかる構成により、E.C.Cブロック内部にリンキング領域が形成されないため、エラー訂正能力の劣化が抑えられ、また、E.C.Cブロックの全体がデータ記録に使用できなくなることもない。そして、E.C.Cブロックに比べ十分に小さいデータ部分をリンキング領域として用いるため、ディスク容量の無駄が少なく済む。また、再生時には、シンクコードSYXを検出することにより確実にリンキング領域の位置を判別でき、リンキング領域の位置を反映してP.L.L.14を適切に制御するので、安定なクロック抽出を行うなど再生データの信頼性を高めることができる。また、D.V.D.-R、D.V.D.-RWなどの記録可能なディスクと、D.V.D.-ROMなどの再生専用のディスクとの互換性を確保することも可能であり利便性が高い。

【0090】なお、上記実施形態では、D.V.D.フォーマットに対応する情報記録再生装置等に対し本発明を適用する場合を説明したが、これに限らず上述のリンキング領域を設けることが可能な記録フォーマットに対応する情報記録再生装置に対しても本発明を適用することができる。

【0091】

【発明の効果】以上説明したように本発明によれば、記録可能な情報記録媒体において隣接する単位ブロックの境界部に、識別情報が付加されたリンキング領域を挿入するようにしたので、エラー訂正能力の劣化を回避して記録データの信頼性を向上させ、記録領域の無駄を少なくして記憶容量の有効活用を図ることが可能となる。

【図面の簡単な説明】

【図1】D.V.D.フォーマットにおけるE.C.Cブロックのデータ構成を示す図である。

【図2】E.C.Cブロックに含まれるセクタのデータ構成を示す図である。

【図3】ディスク上で記録済みデータと追記データの境界部にリンキング領域が挿入された状態を示す図である。

【図4】リンキング領域を含むデータ部分をディスクのデータ配列に従って表した図である。

【図5】本実施形態に係る情報記録再生装置のリンキング領域検出に関する要部構成を示すブロック図である。

1…情報記録再生装置  
2…ディスク  
5…ECCブロック構成部  
6…リシキンク領域挿入部

7...データ記録部  
10...光ピックアップ  
11...再生信号生成部  
12...2値スライズ部  
13...シグナル検出部  
14、23...PLL  
15...ボールド信号発生部  
16...データ読取部  
20...CPU  
21...メモリ  
22...ウォール検出部  
AU...アドレスユニット  
TR...記録トラック

370	4-7	576	5-9
371	4-2	578	5-9
372	4-9	579	5-9
373	4-9	579	5-9
374	4-9	579	5-9
375	4-9	579	5-9
376	4-9	579	5-9
377	4-9	579	5-9
378	4-9	579	5-9
379	4-9	579	5-9
380	4-9	579	5-9
381	4-9	579	5-9
382	4-9	579	5-9
383	4-9	579	5-9
384	4-9	579	5-9
385	4-9	579	5-9
386	4-9	579	5-9
387	4-9	579	5-9
388	4-9	579	5-9
389	4-9	579	5-9
390	4-9	579	5-9
391	4-9	579	5-9
392	4-9	579	5-9
393	4-9	579	5-9
394	4-9	579	5-9
395	4-9	579	5-9
396	4-9	579	5-9
397	4-9	579	5-9
398	4-9	579	5-9
399	4-9	579	5-9
400	4-9	579	5-9
401	4-9	579	5-9
402	4-9	579	5-9
403	4-9	579	5-9
404	4-9	579	5-9
405	4-9	579	5-9
406	4-9	579	5-9
407	4-9	579	5-9
408	4-9	579	5-9
409	4-9	579	5-9
410	4-9	579	5-9
411	4-9	579	5-9
412	4-9	579	5-9
413	4-9	579	5-9
414	4-9	579	5-9
415	4-9	579	5-9
416	4-9	579	5-9
417	4-9	579	5-9
418	4-9	579	5-9
419	4-9	579	5-9
420	4-9	579	5-9
421	4-9	579	5-9
422	4-9	579	5-9
423	4-9	579	5-9
424	4-9	579	5-9
425	4-9	579	5-9
426	4-9	579	5-9
427	4-9	579	5-9
428	4-9	579	5-9
429	4-9	579	5-9
430	4-9	579	5-9
431	4-9	579	5-9
432	4-9	579	5-9
433	4-9	579	5-9
434	4-9	579	5-9
435	4-9	579	5-9
436	4-9	579	5-9
437	4-9	579	5-9
438	4-9	579	5-9
439	4-9	579	5-9
440	4-9	579	5-9
441	4-9	579	5-9
442	4-9	579	5-9
443	4-9	579	5-9
444	4-9	579	5-9
445	4-9	579	5-9
446	4-9	579	5-9
447	4-9	579	5-9
448	4-9	579	5-9
449	4-9	579	5-9
450	4-9	579	5-9
451	4-9	579	5-9
452	4-9	579	5-9
453	4-9	579	5-9
454	4-9	579	5-9
455	4-9	579	5-9
456	4-9	579	5-9
457	4-9	579	5-9
458	4-9	579	5-9
459	4-9	579	5-9
460	4-9	579	5-9
461	4-9	579	5-9
462	4-9	579	5-9
463	4-9	579	5-9
464	4-9	579	5-9

The diagram illustrates the internal structure of the 8086 microprocessor, showing the flow of data and control signals between various internal components and the external pins.

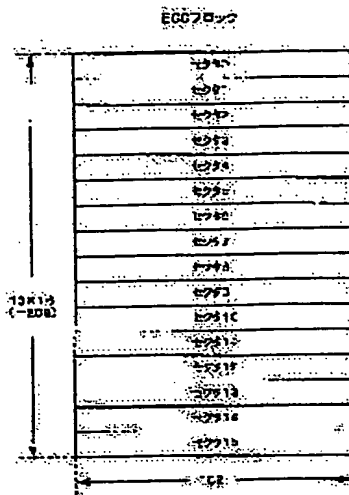
**Internal Structure:**

- 8086 Processor:** The central component, divided into four main functional blocks:
  - Bus Interface Unit (BIU):** Manages the flow of data and control signals between the processor and the system bus.
  - Execution Unit:** Performs the actual processing of instructions, including arithmetic and logic operations.
  - Control Unit:** Manages the execution of instructions, including instruction decoding and control signal generation.
  - Cache:** A small, fast memory located on-chip, used to store frequently accessed data or instructions.
- Internal Registers:**
  - General Purpose Registers (GPRs):** Used for storing data and addresses. They include:
    - AX (Accumulator):** Used for arithmetic and logic operations.
    - CX (Counter):** Used for counting and indexing.
    - DX (Data Register):** Used for data storage and addressing.
    - SI (Source Index):** Used for source addressing.
    - DI (Destination Index):** Used for destination addressing.
    - BP (Base Pointer):** Used for base addressing.
    - SP (Stack Pointer):** Used for stack addressing.
  - Segment Registers:** Used for segment addressing, including CS (Code Segment), DS (Data Segment), SS (Stack Segment), and ES (Extra Segment).
  - Instruction Pointer (IP):** Holds the address of the next instruction to be executed.

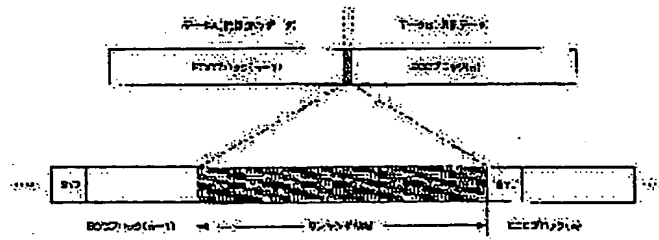
**Pin Connections:**

- Address Bus (A16-A0):** A 17-bit bus used for addressing memory and I/O devices.
- Data Bus (D15-D0):** A 16-bit bus used for data transfer between the processor and system memory.
- Control Signals:**
  - RESET:** A pin used to reset the processor.
  - READY:** A pin used to indicate when the processor is ready to receive data or instructions.
  - INTR (Interrupt Request):** A pin used to request an interrupt.
  - NMI (Non-Maskable Interrupt):** A pin used for a non-maskable interrupt.
  - TEST (Test):** A pin used for testing the processor's status.
  - LOCK:** A pin used to indicate when the processor is locked to a bus.
  - STATUS:** A pin used for status signaling.
  - INIT:** A pin used for initialization.
  - TEST2:** A pin used for testing.
  - TEST3:** A pin used for testing.
  - TEST4:** A pin used for testing.
  - TEST5:** A pin used for testing.
  - TEST6:** A pin used for testing.
  - TEST7:** A pin used for testing.
  - TEST8:** A pin used for testing.
  - TEST9:** A pin used for testing.
  - TEST10:** A pin used for testing.
  - TEST11:** A pin used for testing.
  - TEST12:** A pin used for testing.
  - TEST13:** A pin used for testing.
  - TEST14:** A pin used for testing.
  - TEST15:** A pin used for testing.
  - TEST16:** A pin used for testing.
  - TEST17:** A pin used for testing.
  - TEST18:** A pin used for testing.
  - TEST19:** A pin used for testing.
  - TEST20:** A pin used for testing.
  - TEST21:** A pin used for testing.
  - TEST22:** A pin used for testing.
  - TEST23:** A pin used for testing.
  - TEST24:** A pin used for testing.
  - TEST25:** A pin used for testing.
  - TEST26:** A pin used for testing.
  - TEST27:** A pin used for testing.
  - TEST28:** A pin used for testing.
  - TEST29:** A pin used for testing.
  - TEST30:** A pin used for testing.
  - TEST31:** A pin used for testing.
  - TEST32:** A pin used for testing.
  - TEST33:** A pin used for testing.
  - TEST34:** A pin used for testing.
  - TEST35:** A pin used for testing.
  - TEST36:** A pin used for testing.
  - TEST37:** A pin used for testing.
  - TEST38:** A pin used for testing.
  - TEST39:** A pin used for testing.
  - TEST40:** A pin used for testing.
  - TEST41:** A pin used for testing.
  - TEST42:** A pin used for testing.
  - TEST43:** A pin used for testing.
  - TEST44:** A pin used for testing.
  - TEST45:** A pin used for testing.
  - TEST46:** A pin used for testing.
  - TEST47:** A pin used for testing.
  - TEST48:** A pin used for testing.
  - TEST49:** A pin used for testing.
  - TEST50:** A pin used for testing.
  - TEST51:** A pin used for testing.
  - TEST52:** A pin used for testing.
  - TEST53:** A pin used for testing.
  - TEST54:** A pin used for testing.
  - TEST55:** A pin used for testing.
  - TEST56:** A pin used for testing.
  - TEST57:** A pin used for testing.
  - TEST58:** A pin used for testing.
  - TEST59:** A pin used for testing.
  - TEST60:** A pin used for testing.
  - TEST61:** A pin used for testing.
  - TEST62:** A pin used for testing.
  - TEST63:** A pin used for testing.
  - TEST64:** A pin used for testing.
  - TEST65:** A pin used for testing.
  - TEST66:** A pin used for testing.
  - TEST67:** A pin used for testing.
  - TEST68:** A pin used for testing.
  - TEST69:** A pin used for testing.
  - TEST70:** A pin used for testing.
  - TEST71:** A pin used for testing.
  - TEST72:** A pin used for testing.
  - TEST73:** A pin used for testing.
  - TEST74:** A pin used for testing.
  - TEST75:** A pin used for testing.
  - TEST76:** A pin used for testing.
  - TEST77:** A pin used for testing.
  - TEST78:** A pin used for testing.
  - TEST79:** A pin used for testing.
  - TEST80:** A pin used for testing.
  - TEST81:** A pin used for testing.
  - TEST82:** A pin used for testing.
  - TEST83:** A pin used for testing.
  - TEST84:** A pin used for testing.
  - TEST85:** A pin used for testing.
  - TEST86:** A pin used for testing.
  - TEST87:** A pin used for testing.
  - TEST88:** A pin used for testing.
  - TEST89:** A pin used for testing.
  - TEST90:** A pin used for testing.
  - TEST91:** A pin used for testing.
  - TEST92:** A pin used for testing.
  - TEST93:** A pin used for testing.
  - TEST94:** A pin used for testing.
  - TEST95:** A pin used for testing.
  - TEST96:** A pin used for testing.
  - TEST97:** A pin used for testing.
  - TEST98:** A pin used for testing.
  - TEST99:** A pin used for testing.
  - TEST100:** A pin used for testing.

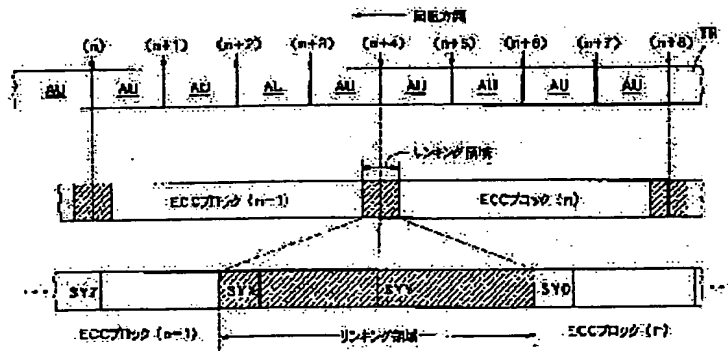
【図2】



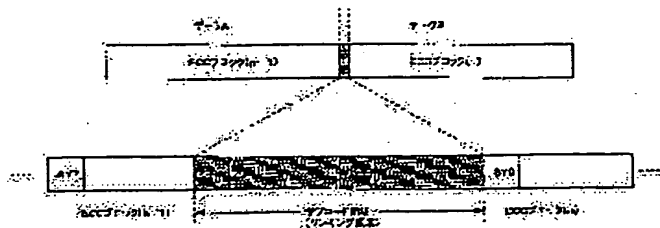
【図5】



【図6】



【図6】





**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

**BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** \_\_\_\_\_

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**